液晶显示模块使用手册

型号：JRD320240B *系列*

选　配　件　说　明			
液晶片	□常温（0～50℃）　□宽温（-20～+60℃） □超宽温（-30～+70℃）		
	□黄绿膜　□蓝膜　□灰膜　□黑白膜		
背　光	LED 背光	□白光 □翡绿光 □黄绿光 □蓝光	
	EL 背光	□白光 □蓝光	□CCFL 背光
负压电路	□板载负压 □不带负压		
EL 逆变器	□配备 □板载 □不配备		
CCFL 逆变器	□配备 □不配备		

一. 概述

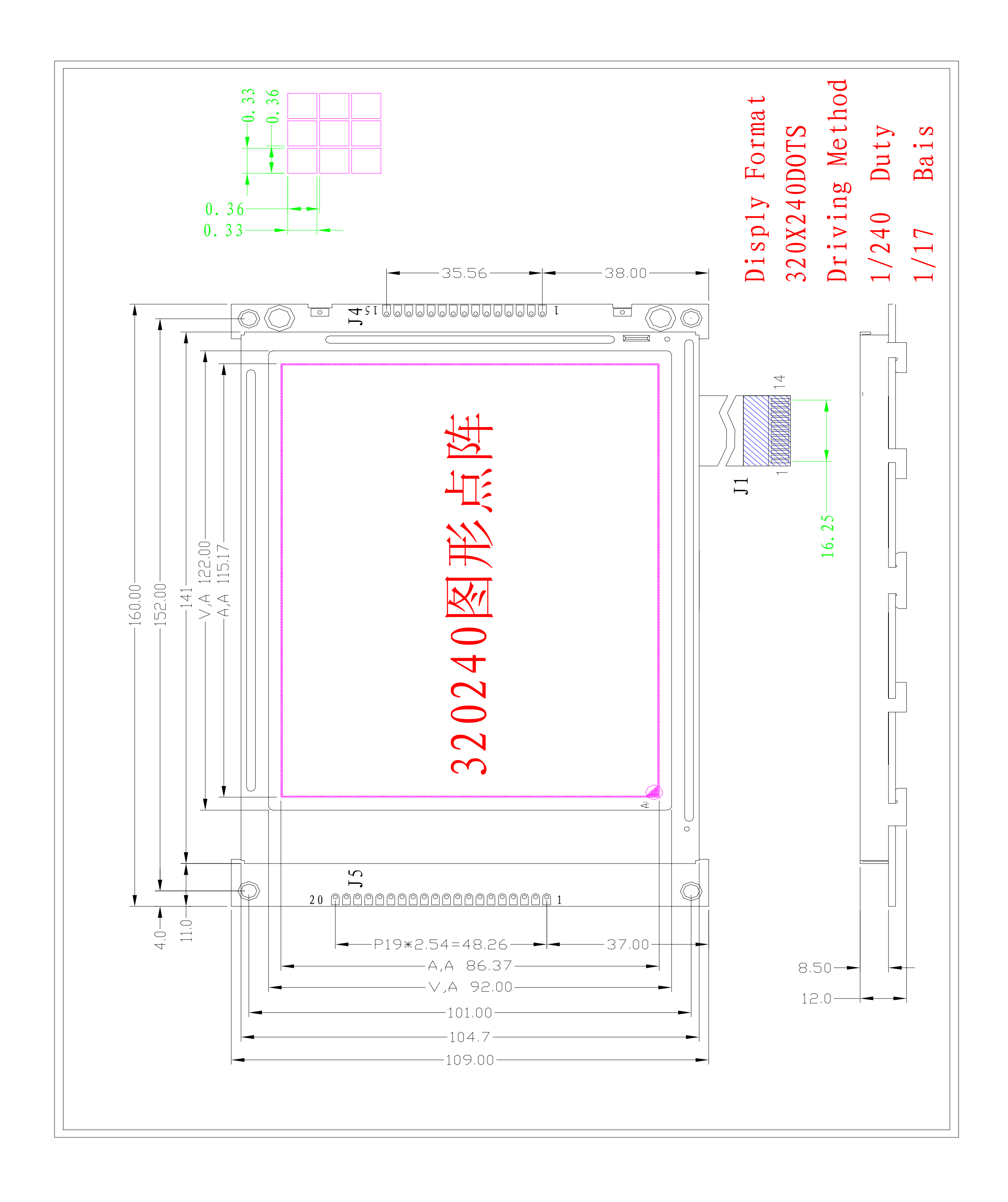
JRD320240B 使用功能强大的 RA8835 作为控制器。适配 Intel8080 系列和 M6800 系列 MPU 的两种操作时序电路，通过硬件设置，可选择二者之一。4 位显示数据线，传输数据迅速;具有强大的作图功能;支持文本显示、图形显示以及图形和文本混合显示;具备简捷的 MPU 接口和功能齐全的控制指令集。采用 SMT 工艺制作，结构稳固，使用寿命长。

二. 特性：

1. 供电电压：5.0V±10％
2. 320×240 点阵显示
3. LCD：STN，1/240 duty，1/17 bias，6:00 视角
4. 64KB 显示 RAM
5. 内含 160 种 5×7 点阵字体的字符
6. 温度补偿功能，对环境的适应性强

三. 外形尺寸

1. 外形图


Disply Format
320X240DOTS
Driving Method
1/240 Duty
1/17 Bais
320240图形点阵
0.33
0.36
35.56
38.00
J4
J1
J5
16.25
160.00
152.00
141
V,A 122.00
A,A 115.17
4.0
11.0
P19*2.54=48.26
37.00
A,A 86.37
V,A 92.00
101.00
104.7
109.00
8.50
12.0

2. 主要外形尺寸

项　目	标　准　尺　寸	单　位
模 块 体 积	160L×109W×12H	mm
视　域	122×92	mm
行 列 点 阵 数	320×240	dots
点 距 离	0.36×0.36	mm
点 大 小	0.33×0.33	mm

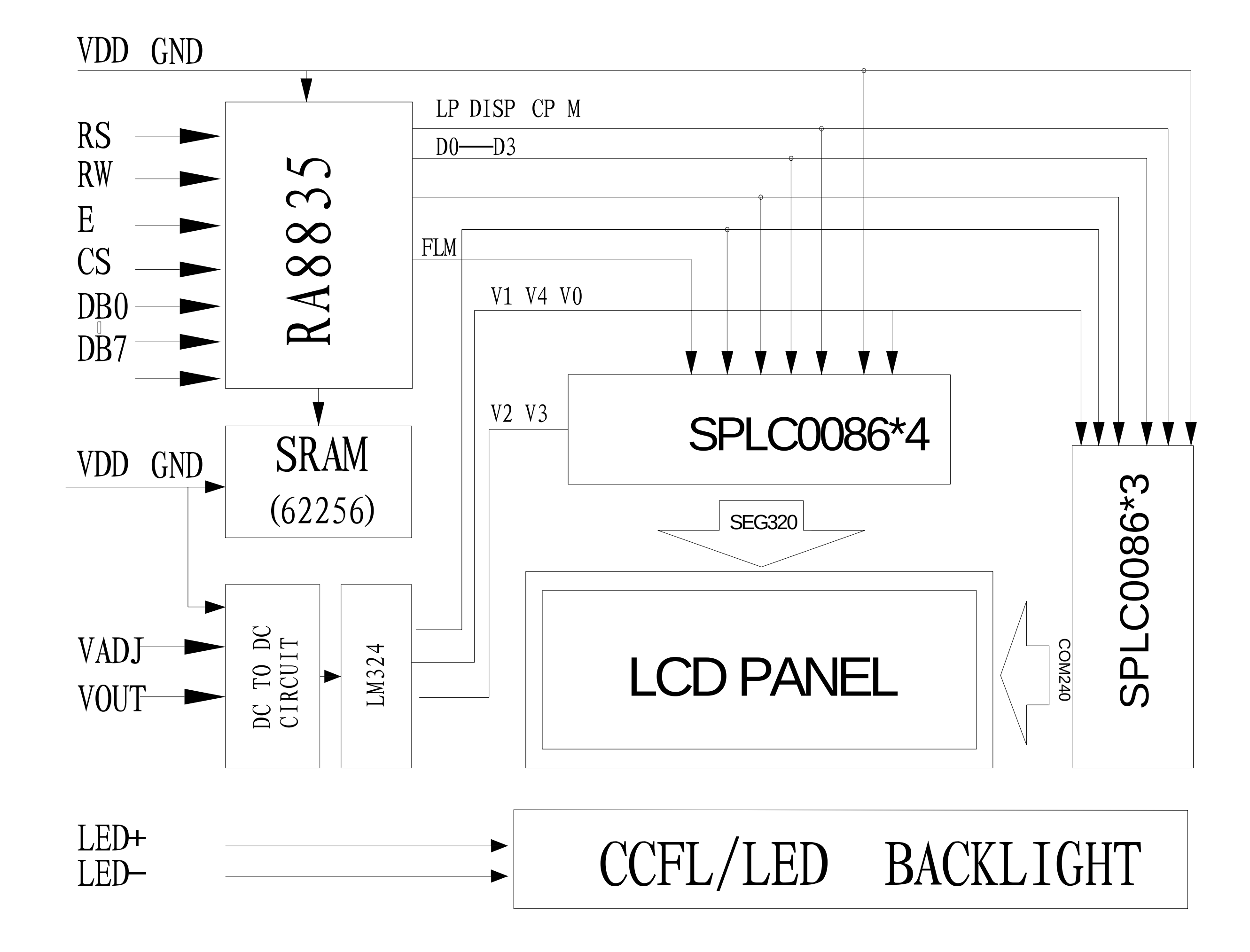
四. 硬件说明

1.模块接口（J1）

	J2	J3	接口定义
1	D0	D0	Display Data
2	D1	D1	Display Data
3	D2	D2	Display Data
4	D3	D3	Display Data
5	DIS	DIS	Display On/Off
6	FLM	FLM	Frame Signal
7	M	M	Alternate Signal for lcd
8	LP	LP	Data Latch Pulse
9	XCK	XCK	Data Shift Pulse
10	VCC	VCC	Power positive
11	GND	GND	Power Ground
12	VOUT	VOUT	Negative Volt Output
13	VADJ	VADJ	Negative Volt Adjust
14	LED+	FG	Backlight Anode(5v) /Frame Ground

	J1	接口定义
1	GND	Power Ground
2	VCC	Power positive
3	VADJ	Negative Volt Adjust
4	WR	Write Signal
5	RD	Read Signal
6	CS	Chip Select
7	A0	H:Data L:Instruction Code
8	RES	Reset Signal
9	DB0	Data bus [0-7] There state I/O common terminal
10	DB1	
11	DB2	
12	DB3	
13	DB4	
14	DB5	
15	DB6	
16	DB7	
17	LED+	Backlight Anode(5v)
18	VOUT	Negative Volt Output
19	LED+	Backlight Anode(5v)
20	LED-	Backlight Cathode(0v)

2. 原理简图


VDD GND
RS
RW
E
CS
DB0
DB7
RA8835
LP DISP CP M
D0——D3
FLM
V1 V4 V0
V2 V3
SPLC0086*4
SPLC0086*3
SRAM
(62256)
VDD GND
SEG320
LCD PANEL
COM240
VADJ
VOUT
DC TO DC
CIRCUIT
LM324
LED+
LED-
CCFL/LED BACKLIGHT

3. 最大工作范围

1）逻辑工作电压(Vdd)： 5V±10%
2）电源地(GND)： 0V
3）LCD 驱动电压(Vop)： 30Vmax
4）输入电压： 0～Vdd

4. 电气特性（测试条件,Vdd=5.0±10%）

1）输入高电平（Vih）：0.5Vdd～Vdd
2）输入低电平(Vil)： Vss～0.2Vdd
3）输出高电平(Voh)： 2.4Vmin
4）输出低电平(Vol)： 0.4Vmax
5）模块工作电流： <120mA (不含背光)
6）侧白光工作电流： 140mA

五. 模块主要硬件构成说明

1. SEL1 脚

接低时选择 Intel8080 时序（模块上 R24 接 0 欧电阻，R25 空），接高时选择 M6800 时序（模块上 R25 接 0 欧电阻，R24 空）

2. 忙标志（BF）

MPU访问RA8835不需要判断其是否“忙”，RA8835随时准备接受MPU访问并在内部时序下及时地把MPU发来的数据、指令就位。

在MPU访问显示存储器时这样做虽然满足了MPU的实时控制，但是牺牲了内部显示扫描的数据读取周期，也就是要中断为显示驱动而读取显示数据的操作，因而不可避免地将在显示屏上出现“雪花”现象。如果仅仅几次操作，这种中断在瞬间出现，由于人眼在视觉上的惰性而看不出“雪花”现象，但当大量的数据被传送时，“雪花”对显示的影响将不可忽略。

为了避免“雪花”的影响，使MPUD的操作对显示的影响最小，RA8835在接口部提供一个状态信号——“忙”标志BF。忙标志寄存器是一个只读寄存器，它仅有1 位“忙”标识位BF。在传送完1 行有效显示数据到下1 行传送开始之间的间歇内BF=0。在这段时间内RA8835将不读取显示数据，此时RA8835接应MPU对显示存储器的访问将不会影响显示效果。BF＝1则表示控制器正在向显示模块传送有效数据，此时RA8835接应MPU对显示存储器的访问将会影响显示效果，只是根据MPU访问的频率决定影响显示的强弱。

BF标志可以在数据总线的D6位上读出。

3. 复位电路

RA8835 内部配置有复位电路，其控制端/RES 为施密特触发器输入，复位信号为

低有效，其低电平宽度应大于 200uS。复位电路将 RA8835 内部电路复位，重新启动工作需要写入指令 SYSTEM SET 指令代码及其 P1 参数。

4. 显示 RAM

RA8835 的 64K 显示 RAM 分为文本显示特性区和图形显示区 2 个显示特性区。RA8835 中还有专门的寄存器来控制 2 种显示特性区。可以用 1 种特性单独显示，也可以通过某种逻辑关系将两种显示特性合成显示,这些都是通过软件指令设置实现的。

2 个显示特性区：

1) 文本显示特性区

此RAM 区专用于文本方式显示，在访问RAM 区中每个字节的数据都认为是字符代码。控制器将使用该字符代码确定字符库中字符的所在位置，然后将相应的字模数据传送至液晶显示屏模块上。在液晶屏上出现该字符的8×8 点阵块,即文本显示RAM 的1 个字节对应显示屏上的8×8 点阵。

2) 图形显示区

此RAM 区专用于图形方式显示。在该显示RAM 区中每个字节的数据直接被送到液晶模块上显示。每个位的电平状态决定显示屏上1 个点显示状态，“1”为显示，“0”为不显示,所以图形显示RAM 的1 个字节对应显示屏上的8×1 点阵。

RA8835能够同时管理三到四个显示区。每个显示区都拥有自己的的显示特性。这里将四个区定义为第一显示区L1、第二显示区L2、第三显示区L3、第四显示区L4。RA8835以第一和第二显示区为主显示区，第三第四显示区为辅显示区。在控制单屏结构液晶显示驱动系统时，RA8835可以分别或同时使用第一、第二和第三显示区。在控制双屏液晶显示驱动系统时，RA8835需要组合使用所有四个显示区。在这种情况下，第一、第二仅管理显示屏上半屏的显示数据，第三、第四显示区管理显示屏的下半屏的显示数据，并规定第一和第三显示区合成为一控制全屏显示，第二和第四合成为一控制全屏显示。

管理显示区由如下几个参数寄存器：

显示起始地址寄存器SAD：该地址寄存器为16位寄存器，其作用是为显示驱动提供显示区域的首地址。该寄存器由四个，分别管理四个显示区，它们是：SAD1～SAD4，分别为第一到第四显示区的首地址寄存器。

显示区宽度寄存器AP：该寄存器为16位寄存器，指示显示区一行所占的单元数，也可以称为显示区的宽度。显示区的宽度对四个显示区来说是统一的。

显示区长度寄存器SL：该寄存器为8位寄存器，指示显示区占多少行，每行由AP个字节。显示区长度寄存器有两个SL1和SL2。分别管理第一、三显示区，第四、四显示区间接地受SL1和SL2管理。

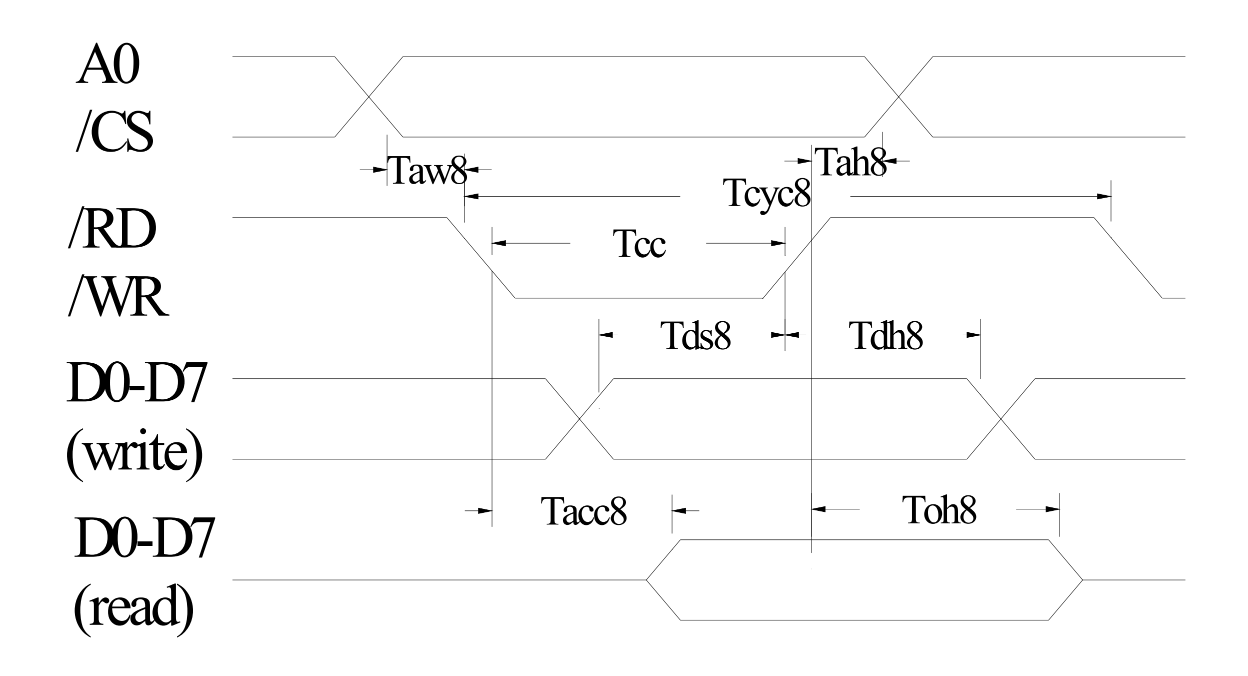
5.字符发生器

内嵌字符发生器CGROM：在此字符发生器中固化了160 种5×7 点阵字符的字模。随机字符发生器 CGRAM：可根据用户需要随时建立和修改。RA8835 能给用户提供 2 个自定义字符发生器的数据区，每个区占有 256 个字节，为 32 个代码。第一自定义字符数据区 CGRAM1 的代码范围规定为 80H～9FH;第二自定义字符数据区 CGRAM2 的代码范围规定为 E0H～FFH。当使用这 2 个区的字符代码时，控制部自动的到 CGRAM1 或 CGRAM2 内寻址，提取相应的字模数据。由于 2 个区的代码不连续，所以地址就不会连续，这样造成显示空间的浪费，因此控制器在管理第二自定义字符数据区时配置了 40H 异或电路，使 E0H～FFH 范围内的代码经异或电路后产生新的代码 A0H～BFH，由此使其与第一自定义数据区的地址连接起来。这一特点在建立第二自定义数据区时需特别注意。

Character code bits 4 to 7 \ Character code bits 0 to 3	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
2		!	"	#	$	%	&	'	(	)	*	+	,	-	.	/
3	0	1	2	3	4	5	6	7	8	9	:	;	<	=	>	?
4	@	A	B	C	D	E	F	G	H	I	J	K	L	M	N	O
5	P	Q	R	S	T	U	V	W	X	Y	Z	[	¥	]	^	_
6	`	a	b	c	d	e	f	g	h	i	j	k	l	m	n	o
7	p	q	r	s	t	u	v	w	x	y	z	{	|	}	→	←
A		。	「	」	、	・	ヲ	ァ	ィ	ゥ	ェ	ォ	ャ	ュ	ョ	ッ
B	ー	ア	イ	ウ	エ	オ	カ	キ	ク	ケ	コ	サ	シ	ス	セ	ソ
C	タ	チ	ツ	テ	ト	ナ	ニ	ヌ	ネ	ノ	ハ	ヒ	フ	ヘ	ホ	マ
D	ミ	ム	メ	モ	ヤ	ユ	ヨ	ラ	リ	ル	レ	ロ	ワ	ン	゛	゜
1	■	■	■	■	■	■	■	■	■	■	■	■	■	■	■	■

六. 时序图

1. Intel8080时序读、写操作时序图



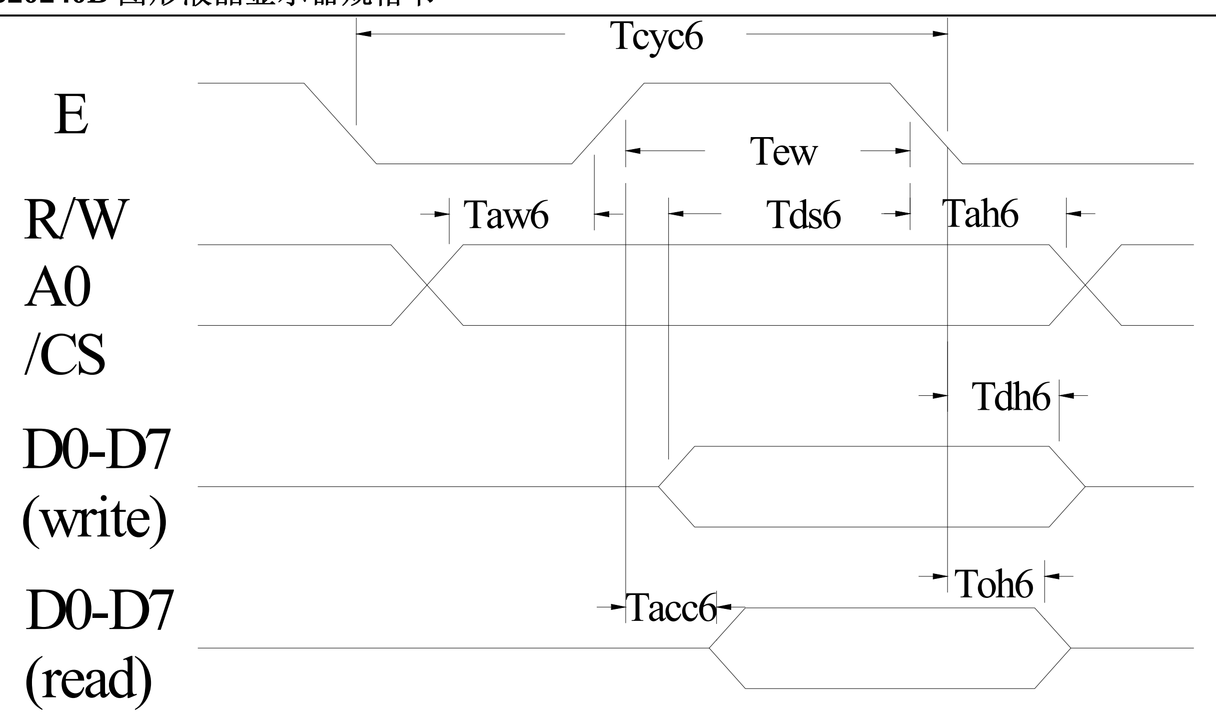
Intel8080 时序表：

符号	参数说明	Vdd=4.5V～5.5V		Vdd=2.7V～4.5V		单位
		最小	最大	最小	最大	
Tcyc8	系统周期时间	550	—	550	—	ns
Taw8	地址建立时间	0	—	0	—	ns
Tah8	地址保持时间	10	—	10	—	ns
Tcc	读写脉冲宽度	120	—	150	—	ns
Tds8	写数据建立时间	120	—	120	—	ns
Tdh8	写数据保持时间	5	—	5	—	ns
Tacc8	读数据建立时间	—	50	—	80	ns
Toh8	读数据保持时间	10	50	10	80	ns

Intel8080 接口信号的组合功能：

/CS	A0	/RD	/WR	功能
1	X	X	X	禁止操作
0	0	0	1	读状态标志位
0	0	1	0	写指令参数和显示数据
0	1	0	1	读显示数据和光标指针
0	1	1	0	写指令代码

2. M6800时序读写操作时序图



M6800时序表：

符号	参数说明	Vdd=4.5V～5.5V		Vdd=2.7V～4.5V		单位
		最小	最大	最小	最大	
Tcyc6	系统周期时间	550	—	550	—	ns
Taw6	地址建立时间	0	—	0	—	ns
Tah6	地址保持时间	0	—	10	—	ns
Tds6	数据建立时间	100	—	120	—	ns
Tdh6	数据保持时间	0	—	0	—	ns
Tacc6	输出建立时间	—	85	—	130	ns
Toh6	输出保持时间	10	50	10	75	ns
Tew	使能脉冲宽度	120	—	150	—	ns

M6800 接口信号的组合功能：

/CS	A0	R/W	E	功能
1	X	X	X	禁止操作
0	0	1		读状态标志位
0	0	0		写指令参数和显示数据
0	1	1		读显示数据和光标指针
0	1	0		写指令代码

七. 软件说明

1. 指令表

功 能	指 令 名 称	控制信号			操作码	参数量
		A0	/RW	/RD		
系统控制	初始化设置	1/0	0	1	40H	8
	休闲模式设置	1	0	1	53H	—
显示操作	显示状态设置	1/0	0	1	58H/59H	1
	显示域设置	1/0	0	1	44H	10
	光标形状设置	1/0	0	1	5DH	2
	CGRAM 首址设置	1/0	0	1	5CH	2
	光标移动方向设置	1	0	1	4C～4FH	—
	点位移设置	1/0	0	1	5AH	1
	显示合成设置	1/0	0	1	5BH	1
绘制操作	设置光标地址	1/0	0	1	46H	2
	读出光标地址	1	0/1	1/0	47H	2
存储操作	显示数据写入	1/0	0	1	42H	若干
	显示数据读取	1	0/1	1/0	43H	若干
	读状态位	0	1	0	—	—

2. 基本指令详细解释

1）初始化设置（SYSTEM SET）

格 式	0	1	0	0	0	0	0	0

该指令为 RA8835 等的初始化而配置的。它规定了 RA8835 工作所必需的各种参数。该指令是 MPU 操作 RA8835 控制器时首先要写入的指令。如果该指令参数的设置不适合所要控制的液晶模块的特性，那么 MPU 就不能对液晶显示模块的控制合系统所希望的显示效果。该指令带有 8 个参数。各参数的功能如下：

P1	DR	0	IV	1	W/S	M2	M1	M0

DR 辅助位移时钟周期的选择位。DR=0 为正常运行；DR=1 为使用辅助位移时钟周期。通常选取 DR=0。

IV 负向字符显示时屏面边界选择位。IV=0 为画面首行作为边界；IV=1 则无边界。通常选取 IV=1。

说明：在文本显示方式下，第一行显示的字符时顶天的，没有天头。所以在制作负向字符显示时的效果就不太理想。此时使用 IV 参数位在显示控制时制造出一行空行作为天头，以达到理想的显示效果。

W/S 适配驱动系统选择位。该位将选择产生驱动时序信号的类型。W/S ＝为单屏 LCD 驱动系统，W/S=1 为双屏 LCD 驱动系统。

M2 外部字符发生器的字体选择位。M2=0 为 8×8 点阵字体；M2=1 为 8×16 点阵字体。

M1 外部字符发生器 CGRAM 代码区选择位。M1=0 选择 CGRAM1，字体代码

为 80H～9FH；M1=1 选择 CGRAM1+CGRAM2，字符代码为 80H～9FH 和 E0H～FFH。

M0 字符发生器选择位。M0=0 选择内部字符发生器；M0=1 选择外部字符发生器，此时内部字符发生器被屏蔽，字符代码全部供给外部字符发生器使用。

P2	WF	0	0	0	0	FX

WF 交流驱动波形选择位。通常选 WF=1。

FX 字符体宽度设置参数（点列数）。FX=字符宽+字间距，FX 的范围是 0～7。

P3	WF	0	0	0	0	FY

FY 字符体高度设置参数（点行数）。FY=字符高+行间距，FY 的范围是 0～F。

P4	C/R

C/R 有效显示窗口设置。C/R 值设置了显示屏上有效显示的字符数，它的值可以选择比显示屏的实际长度小一些，但是余留的部分不能超过 64 点列。C/R 值的范围是 00H～EFH。

P5	TC/R

TC/R 驱动频率的时间常数。TC/R 是晶振频率转换成模块的工作频率 FR 的时间常数。它可以由下式求出：

$f_{OSC}\geqslant 9\times TC/R\times L/F\times FR$

$TC/R\geqslant C/R+4$

FR 为帧扫描频率，通常取值为 FR=70Hz。在控制大规模显示模块时，在最大振荡频率 10MHz 下，要满足 TR/C 取值要求，就要降低液晶显示的帧扫描频率 FR。

该参数的设置有时非常重要，错误的设置可引起以下几种现象：

——行扫描停止且出现高对比度的水平线；

——显示不稳定，出现闪烁或全亮或全暗；

——LP 信号不足或不存在

P6	L/F

L/F 扫描驱动的帧参数。L/F 值设置了控制器所要控制的液晶显示驱动系统的扫描行数，其倒数为占空比系数。范围是 00H～FFH。

P7	APL

AP 在显示存储器内分配给一个显示行的单元数（字节数）。

P8	APH

AP 在显示存储器内分配给一个显示行的单元数（字节数）。AP 为双字节参数，

APL 为低 8 位，APH 为高 8 位。通常 AP 取值为 C/R+1 或大于 C/R 的整数，以方便计

算显示行的显示存储器地址。

2）休闲模式设置（SLEEP IN）

格 式							
0	1	0	1	0	0	1	1

该指令强制 RA8835 进入休闲模式。此指令输入后，RA8835 在扫描最后一行时，将列驱动器清零；关闭显示驱动电源及其信号；保存所有状态码；保护显示 RAM 区，处于低功耗休眠状态。只有在 SYSTEM SET 指令的 P1 参数重新写入时，才能退出休闲模式。

3）显示状态设置（DISPLAY ON/OFF）

格 式							
0	1	0	1	1	0	0	ON/OFF

该指令设置了显示的各种状态。包括：显示的开关状态、光标的显示状态和各显示区显示状态的设置。该指令带有一个参数。其功能如下：

代 码							
FP5	FP4	FP3	FP2	FP1	FP0	FC1	FC0

FC1,FC0　光标状态设置。如下表所示:

FC1	FC0	光标显示状态
0	0	光标显示关闭
0	1	光标显示，但不闪烁
1	0	光标以 FR/32Hz 的频率闪烁显示
1	1	光标以 FR/64Hz 的频率闪烁显示

FP1，FP0　显示一区状态设置位。
FP3，FP2　显示二，四区状态设置位。
FP5，FP4　显示三区状态设置位。

FC1 FP3 FP5	FC0 FP2 FP4	显示一区状态 显示二，四区状态 显示三区状态
0	0	画面显示关闭
0	1	画面显示，但不闪烁
1	0	画面以 FR/32Hz 的频率闪烁显示
1	1	画面以 FR/64Hz 的频率闪烁显示

说明：这些参数位都是控制着各显示区的显示状态，该状态的实现需要在显示总开关为开显示状态的前提下。

4）显示域设置（SCROLL）

格 式							
0	1	0	0	0	1	0	0

该指令设置了四个显示 RAM 区的起始地址和各区所控制的显示行数。该指令与 SYSTEM SET 指令设置的参数 AP 结合，将可确定显示 RAM 中个显示区所占的字节数。定时定量地递增或递减某区的起始地址，将产生显示画面 的平滑滚动。该指令带有 10 个参数。部分参数的设置时有效的，但是设置的顺序不能改变也不能省略。各参数的功能如下所示：

P1	SAD1L
P2	SAD1H

SAD1　显示一区首地址值。它由双字节组成。SAD1L 为低 8 位，SAD1H 为高 8 位。

P3	SL1

显示一区所控制的显示屏上的行数。SL1 取值为 00H～(L/F)H。

P4	SAD2L
P5	SAD2H

SAD2　显示二区首地址值。它由双字节组成。SAD2L 为低 8 位，SAD2H 为高 8 位。

P6	SL2

显示二区所控制的显示屏上的行数。SL2 取值为 00H～(L/F)H。

P7	SAD3L
P8	SAD3H

SAD3　显示三区首地址值。它由双字节组成。SAD3L 为低 8 位，SAD3H 为高 8 位。

P9	SAD4L
P10	SAD4H

SAD4　显示四区首地址值。它由双字节组成。SAD4L 为低 8 位，SAD4H 为高 8 位

SAD，SL，C/R 和 AP 在单屏和双屏结构下的关系：

1	SAD	SAD+1……SAD+C/R	SAD+C/R…… SAD+AP-1

2 … SL	SAD+AP ……	……	……
	有效显示		不显示

单屏结构 LCD

1	SAD1	SAD1+1……SAD1+C/R	SAD1+C/R…… SAD1+AP-1
2 … SL	SAD1+AP …… SAD1+SL*AP	…… 上半屏	……
1	SAD3	SAD3+1……SAD3+C/R	SAD3+C/R…… SAD3+AP-1
2 … SL	SAD3+AP …… SAD3+SL*AP	…… 下半屏	……
	有效显示		不显示

双屏结构 LCD

5）光标形状设置（CSRFORM）

格 式								
	0	1	0	1	1	1	0	1

光标的显示形状有线状和块状两种。光标的形状可以是设置的。该指令所带的两个参数将实现对光标形状的设置。两个参数的功能如下：

P1						
	0	0	0	0	0	CRX

CRX 光标形状水平点列数。取值在 0～7H 之间，对应光标水平占据的点列数为 1～8 点，CRX≤FX。

P2					
	CM	0	0	0	CRY

CM 光标形状选择位。CM=0 为线状光标显示，CM=1 为块状光标显示。
CRY 光标形状垂直点行数。取值在 0～FH 之间，对应光标垂直占据的点行数为 2～16 点。CRY=0 或 CRY>FY 均无效。

说明：块状光标的大小形状由 CRX 和 CRY 设置。
形状光标的形状由 CRX 确定其长度，由 CRY 确定其所占的显示行，当 CRY=FY 时，光标显示呈底线光标形式。

6）CGRAM 首址设置（CGRAMADR）

格 式								
	0	1	0	1	1	1	0	0

该指令设置 CGRAM 的起始地址 SAG。从该地址 SAG 起的 2K 字节的空间（M2=0）或 4K 字节空间（M2=1）为 CGRAM 区域。该指令带有两个参数，他们是：

P1	SAGL
P2	SAGH

SAG　CGRAM 起始地址。SAGL 为 SAG 的低 8 位。 SAGH 为 SAG 的高 8 位。

说明: SAG 所指地址对应的是字符代码 00H 的字模首地址，所以对于 CGRAM1 的首地址为 SAG+80H×8。

CGRAM2 区域的字符代码为 E0H～FFH，但是由于控制部在 CGRAM2 寻址上安置了异或 40H 电路，所以 CGRAM2 的地址应按 A0H～BFH 计算，即 CGRAM2 的首地址为 SAG+A0H×8。

7）光标移动方向设置（CSRDIR）

格 式								
	0	1	0	0	1	1	DIR1	DIR0

RA8835 所控制的光标地址指针实际也是当前显示 RAM 的地址指针。RA8835 在执行完一次读、写数据操作后，自动修改光标地址指针。这种修改由四个方向，这是其它液晶显示控制器所没有的。

该指令规定了光标指针 CSR 在 MPU 读、写显示数据后自动修改方式，从显示效果上说就是光标移动的方向。该指令的两个参数位 DIR1 和 DIR0 设置了光标指针的移动方向。如下表所示：

DIR1	DIR0	代码	光标移动方向	地址计算公式
0	0	4CH	光标向右移动	CSR+1→CSR
0	1	4DH	光标向左移动	CSR-1→CSR
1	0	4EH	光标向上移动	CSR+AP→CSR
1	1	4FH	光标向下移动	CSR-AP→CSR

8）点位移设置（HDOT SCR）

格 式								
	0	1	0	1	1	0	1	0

该指令设置以点为单位的显示画面的水平位移量。相当于一个字节内的卷动（SCROLL）。该指令带有一个参数。该指令的作用有二：其一是在制作负向显示字符时与 SYSTEM SET 参数 IV 结合使用。通过设置该指令可以产生左边界，使得行首字符有比较好的显示效果。第二是在制作画面滚动显示效果时与 SCROLL 指

令结合产生水平点滚动的显示效果。但要注意的该指令控制在显示数据合成之后向驱动系统输出之处，故该指令所产生的滚动效果是针对所有参加显示的显示区，因此要想使某一显示区产生点滚动而其它显示区不动使不可能的。

该指令带有一个参数，功能如下：

P1	0	0	0	0	0	D

D 水平点位移量参数。D 取值在 0H～7H 范围内。当 D 取值由 0H 向 7H 方向递增，显示画面呈现左移效果；当 D 取值由 7H 向 0H 方向递减时，显示画面呈现右移效果。

说明:该指令与 SCROLL 指令结合使用方法:显示左移时,首先使用 HDOT SCR 指令使点位移参数从 0 增到 7,然后使用 SCROLL 指令将显示起始地址 SAD 加一，并同时将 HDOT SCR 参数清零。循环上述过程，将产生显示水平向左点位移的效果。显示右移时，首先使用 HDOT SCR 指令使点位移参数从 7 减到 0，然后使用 SCROLL 指令将显示起始地址 SAD 减一，并同时将 HDOT SCR 参数置 7。循环上述过程，将产生显示水平向右点位移效果。

9）显示合成方式设置（OYLAY）

格 式	0	1	0	1	1	0	1	1

该指令设置了画面重叠显示的合成方式及显示一、三区的显示方式。该指令带有一个参数，功能如下：

P1	0	0	0	OV	DM2	DM1	MX1	MX0

OV 显示合成设置位。OV=0 为二重合成显示，用于文本与图形或图形与图形的混合显示；OV=1 为三重合成显示，仅用于图形混合显示。

DM1：显示一区（SAD1）的属性，DM1=0，文本方式，其数据均作字符代码处理；DM1=1，图形方式，其数据均作为图形数据处理。

DM2：显示三区（SAD3）的属性，DM2=0，文本方式，其数据均作字符代码处理；DM2=1，图形方式，其数据均作为图形数据处理。

MX1，MX0 组合设置了四种显示合成方式：

MX1	MX0	合成方式	功能
0	0	L1+L2+L3 简单逻辑或	底线坐标和文本图形混合显示
0	1	（L1⊕L2）+L3 逻辑异或·或	负向字符显示，区域闪烁底线
1	0	（L1·L2）+L3 逻辑与·或合成	简单动画立体表达式
1	1	L3>L2>L1 优先叠加	

说明：合成显示产生的结果只是改变显示画面，而不改变各显示区的内容。

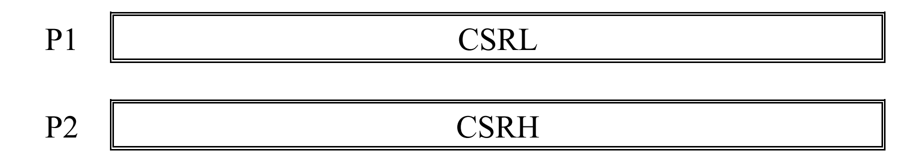
优先叠加合成显示是三个显示区以 L1 覆盖 L2，L2 覆盖 L3D 的方式逻辑“或”合成显示，当关闭 L1 时，L2 和 L3 与 L1 相同显示的部分（为“1”处）被关闭；当 L2 被关闭时，L3 与 L2 相同显示的部分被关闭。第二、第三显示区参加的合成。

10）光标地址设置（CSRW）

格 式	0	1	0	0	0	1	1	0

该指令由两个功能，其一作为当前光标显示的位置，其二作为显示存储器当

前的地址指针。如果光标指针指向有效显示区域之外时，光标将自动消失，但不影响显示数据的读、写。光标指针在 MPU 的每次读、写显示数据操作后，将根据最近设置的光标指针移动方向而自动修正。光标指针不受画面滚动操纵的影响。该指令带有两个参数，功能如下：



P1	CSRL
P2	CSRH

CSR 光标指针。 CSRL 为低 8 位，CSR 为高 8 位。

11）读出光标地址（CSRR）

格 式								
	0	1	0	0	0	1	1	1

该指令代码写入后，MPU 将从 RA8835 数据通道读出当前的光标指针值。光标指针读出的顺序是先 CSRL，再 CSRH。

P1	CSRL
P2	CSRH

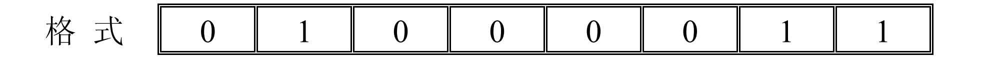
CSR 光标指针。 CSRL 为低 8 位，CSR 为高 8 位。

12）显示数据写入（MRWITE）

格 式								
	0	1	0	0	0	0	1	0

该指令写入后将允许 MPU 连续地向显示存储器内写入数据。写入的单元地址由光标指针 CSR 提供，写操作完成后光标指针自动根据所设置的光标指针移动方向进行修改。显示数据写入操作在 MPU 送入下一个指令后结束。

13）显示数据读出（MREAD）



格 式								
	0	1	0	0	0	0	1	1

该指令写入后将允许 MPU 连续地从显示存储器读出数据。读出的单元地址由光标指针 CSR 提供，读操作完成后光标指针自动根据所设置的光标指针移动方向进行修改。显示数据读出操作在 MPU 送入下一个指令后结束。

14）状态位读取操作

格 式								
	X	BF	X	X	X	X	X	X

该操作将从数据总线的 D6 位上读出 RA8835 的忙状态BF 值。该忙状态表

示的不是与 MPU 接口处的工作状态，而是反映显示数据传输的工作状态。在一行显示数据传输过程中，RA8835 连续地从显示存储器读取显示数据传送给驱动部，由驱动部传输给液晶显示驱动系统，此时 BF=1 表示显示存储器正在内部操作之中。

八. 屏幕与 DDRAM 对应关系

	SEG1～SEG8	SEG9～SEG16	……	SEG305～SEG312	SEG313～SEG320
COM1	00H	01H	……	26H	27H
COM2	28H	29H	……	4EH	4FH
……	……	……	……	……	……
COM239	2530H	2531H	……	2557H	2558H
COM240	2559H	255AH	……	257FH	2580H

九. 使用注意事项

附录 1：各种背光电参数

序号	类型	工作电压	电流	备注
1	LED 黄绿侧光	4.2V	100mA	
2	LED 黄绿底光	4.2V	250mA	
3	LED 白色侧光	3.0V	110mA	
4	EL 黄光	110VAC	35mA	需逆变器
5	EL 蓝光	110VAC	35mA	需逆变器
6	CCFL	逆变器 5V	400mA	需逆变器

注：以上参数仅作参考，不同型号的背光会有所不同。

*附录 2：*注意事项

十分感谢您购买我公司的产品，在使用前请您首先仔细阅读以下注意事项，以免给您造成不必要的损失，您在使用过程中遇到困难时，请拨打我们的服务电话，我们将尽力为您提供服务和帮助。

1．处理保护膜

在装好的模块成品表面贴有一层保护膜，以防在装配时沾污显示表面，在整机装配结束前不得撕去，以免弄脏或损坏表面。

2．加装衬垫

在模块和前面板之间最好加装一块约 0.1 毫米左右的衬垫。面板还应保持平整，以免在装配后产生扭曲，并可提高其抗振性能。

3．严防静电

模块中的控制、驱动电压是很低、微功耗的 CMOS 电路，极易被静电击穿，静电击穿是一种不可修复的损坏，而人体有时会产生高达几十伏或上百伏的静电，所以，在操作、装配以及使用中都应极其小心，严防静电。为此：

（1） 不要用手随意去摸外引线、电路板上的电路及金属框。
（2） 如必须直接接触时，应使人体与模块保持在同一电位，或使人体良好接地。
（3） 焊接使用的烙铁及装配使用的电动工具必须良好接地，没有漏电。
（4） 不得使用真空吸尘器进行清洁处理，因为它会产生很强的静电。
（5） 空气干燥也会产生静电，因此，工作间湿度应在 RH60%以上。
（6） 取出或放回包装袋或移动位置时，也需小心，防止产生静电。不要随意更换包装或舍弃原包装。

4．装配操作时的注意事项

（1） 模块是经过精心设计组装而成的，请勿随意自行加工、修整。
（2） 金属框爪不得随意扭动、拆卸。
（3） 不要随意修改加工 PCB 板外形、装配孔、线路及其部件。
（4） 不得修改导电胶条。
（5） 不得修改任何内部支架。
（6） 不要碰、摔、折曲、扭动模块。

5．焊接

在焊接外引线时，应按如下规程进行操作。

（1） 烙铁头温度小于 280 度。
（2） 焊接时间不超过 4 秒。
（3） 焊接材料：共晶型、低熔点。
（4） 不要使用酸性助焊剂。
（5） 重复焊接不要超过三次，且每次重复需间隔 5 分钟。

6．模块的使用与保养

（1） 模块的外引线决不允许接错，在您想调试液晶模块时，请注意正确接线，尤其是正负电源的接线不能接错，否则可能造成过流、过压烧电路上的芯片等对液晶模块元器件有损的现象。
（2） 模块在使用时，接入电源及断开电源，必须在正电源稳定接入以后才能输入信号电平。如在电源稳定前或断开后输入信号电平，有可能损坏模块中的 IC 及电路。
（3） 点阵液晶模块显示时的对比度、视角与温度、驱动电压的关系很大，所以，如果驱动电压过高，不仅会影响显示效果，还会缩短模块的使用寿命。
（4） 因为液晶材料的物理特性，液晶的的对比度会随温度的变化而相应变化，所以，您加的负压也应随温度作相应调整。大致是温度变化 10 度，电压变化 1 伏。为满足这一要求，您可以做一个温度补偿电路，或者安排一个电位器，随温度调整负电压值。
（5） 不应在规定工作温度范围外使用，并且不应在超过存储极限温度的范围外存储。如果温度低于结晶温度，液晶就会结晶，如果温度过高，液晶将变成各向同性的液晶，破坏分子取向，使器件报废。
（6） 用力按显示部分，会产生异常显示。这时切断电源，稍待片刻重新上电，即恢复正常。
（7） 液晶显示器件或模块表面结雾时，不要通电工作，因为这将引起电极化学反应，产生断线。
（8） 长期用于阳光及强光下时，被遮部分会产生残留现象。

7．模块的存储

若长期（如几年以上）存储，我们推荐以下方式：
（1） 装入聚乙稀口袋（最好有防静电涂层）并将口封住
（2） 在-10° C --- +35° C 之间存储。
（3） 放在暗处，避强光。
（4） 决不能在表面压放任何物品。
（5） 严格避免在极限温度/湿度条件下存放。

保修是以上述注意事项未被忽视为先决条件的，典型的违反例子如下：
（1）断裂的液晶显示屏玻璃。
（2）线路板孔修改或损坏。
（3）线路板布线损坏。
（4）电路修改，包括元件的增加。
（5）线路板随意研磨、雕刻或油漆。
（6）焊接或更改玻璃框。

模块维修将基于双方协议下列出给顾客的清单。模块必须与防静电包装和故障详细陈述一起送回。顾客安装的连接器或电缆必须坏线路板孔，线路和引线端条件下全部移去在不破坏线路板孔，线路和引线端条件下全部移去。